# Pending

* Preparación
  + Respuesta en frecuencia filtros
* Parte A: clock 44.1kHz, amplitud máxima admisible por el sistema, entro con rampa 400Hz
  + Frecuencia de muestreo
  + Error de cuantización, SNR, ENOB
  + Ver la salida a medida que elimino bits activos
* Parte B: clock 15kHz, sinusoidal de entre 2 y 2.05V y 400Hz
  + Observar salida
  + Medir espectro, ruido de cuantización
* Parte D: con los filtros, amplitud máxima, frecuencia máxima (especificar limitaciones), medir en el analizador de espectros con fs=8k y con fs=44.1k:
  + Senoidal
  + Rampa
  + Sinc
  + Música

# Done

* Preparación
* Parte A: clock 44.1kHz, amplitud máxima admisible por el sistema, entro con rampa 400Hz
* Parte B: clock 15kHz, sinusoidal de entre 2 y 2.05V y 400Hz
* Parte C: continua de 0 a 4.98V en 12 valores
  + Tabla vin, vbinario, vout
  + Medir resta vo-vi de una senoidal
* Parte D: con los filtros, amplitud máxima, frecuencia máxima (especificar limitaciones), medir en el analizador de espectros con fs=8k y con fs=44.1k: